

## 반도체 박막 재료 및 공정 시뮬레이션 심포지엄 (Symposium on Materials and Process Simulation of Semiconductor Thin Films)

(2024.11.13.(수)~11.15.(금) 웨스틴 조선 부산)

스마트·IT소재의 공정조합설계 연구단의 워크샵으로, 우리 연구단에서 개발 중인 박막소재 관련 각종 시뮬레이션 기술 및 이에 대한 실험 검증, 그리고, 신소재의 공정개발에 대한 응용 내용을 소개할 예정입니다.



오거나이지  
권용우(홍익대학교 신소재공학과)

권용우	
	Thin film microstructure simulation using phase-field method
소속	홍익대학교 신소재공학과
	서울대학교 학사 Northwestern University 박사 삼성전자 반도체연구소 CAE팀 책임연구원 약력 (현재) 홍익대학교 신소재공학과 부교수

오일권	
	Study on Ultrathin Films of Ternary Oxides Grown by Atomic Layer Modulation
소속	아주대학교 지능형반도체 공학과
약력	연세대학교 전기전자공학 학사, 박사 연세대학교 전기전자공학 박사후 연구원 스탠포드대학교 화학공학과 박사후 연구원 현재 아주대학교 전자공학과 조교수 21~ 아주대학교 지능형반도체 공학과 조교수 23~

정재경	
	High performance oxide thin-film transistors for 3D-DRAM application
소속	한양대학교 융합전자공학부
약력	서울대학교 학사, 석사, 박사 삼성SDI 중앙연구소 책임연구원 인하대학교 신소재공학부 조/부교수 (현재) 한양대학교 융합전자공학부 교수

이 한보람	
	Atomic layer modulation for high crystallinity oxides in few nanometer scale
소속	인천대학교 신소재공학과
약력	성균관대학교, 학사 POSTECH, 박사 Stanford University, 박사 후 연구원 SK하이닉스, 자문교수 미국화학회, Chemistry of Materials, Associate Editor (현재) 인천대학교, 신소재공학과 교수

이성민	
	Transfer-printed compound semiconductor solar cells
소속	한양대학교 전기공학과
약력	서울대학교 학사 한국과학기술원 박사 삼성종합기술원 전문연구원 국민대학교 신소재공학부 조/부교수 (현재) 한양대학교 전기공학과 부교수

임연호	
	3D topography simulation with realistic plasma chemistry in semiconductor processes
소속	전북대학교 화학공학부
약력	전북대학교 화학공학과 학사, 석사, 박사 Rensseler Polytechnic Institute, USA 박사후 연구원 삼성반도체 반도체연구소 책임연구원 (현재) 전북대학교 화학공학부 교수

권득철	
	Analyzing plasma sources for semiconductor etch processes using a global model
소속	한국핵융합에너지연구원
약력	충북대학교 전기전자컴퓨터공학부 학사 충북대학교 전기공학과 석사 충북대학교 전기공학과 박사 (현) 한국핵융합에너지연구원 책임연구원

송경	
	In situ observation of structural evolution of amorphous thin film
소속	한국재료연구원 재료분석센터
약력	포항공대 박사 한국재료연구원 책임연구원 (현재) 한국재료연구원 재료분석센터장

김영광	
	Molecular dynamics simulation technique to obtain information related to crystallization of HfO <sub>2</sub>
소속	버추얼랩
약력	포항공대 박사 현재) 버추얼랩 컨설턴트